Inhaltsverzeichnis

		Quicky	view	5
		Liebe I	Leserin, lieber Leser,	. 13
	_	Schreib	pen Sie uns!	. 14
Teil 1	Gru	ndlag	en	15
	_1	Hard-	und Software im Zusammenspiel	. 17
		1.1	DOS-Boot	
		1.2	Traditionelle Windows-Hardware-Unterstützung	
		1.2.1	INI-Dateien, DLLs und Festlegungen	
		1.3	Windows 9x und die Hardware	
		1.3.1	Windows 98 und Upgrades	34
		1.3.2	Windows 9.x-Installation und -Boot-Vorgang	36
		1.3.3	Die Datei IO.SYS	
		1.3.4	Die verschiedenen Konfigurationsdateien von Windows 9x	
		1.3.5	DOS unter Windows	
		1.3.6	Wege zum DOS	
		1.3.7	Die Datei MSDOS.SYS	
		1.3.8	Die Datei WIN.COM und der Windows-Boot	
		1.3.9 1.3.10	Ein kurzer Blick in die Registry	33 56
		1.3.10	Windows New Technology und die Hardware	
		1.4.1	Der Windows NT-Boot-Vorgang	
		1.4.2	Die Hardware-Analyse	
		1.4.3	Windows 2000/Windows XP und Systemvoraussetzungen	
		1.4.4	Windows Plug&Play	
		1.4.5	Windows Driver Model	
	_2	Aufgab	oen und Funktionen des BIOS	. 81
		2.1	BIOS-Entwicklung	. 81
		2.2	Der Power On Self Test – POST	
		2.3	Zugang zum BIOS – die BIOS-Interrupts	
		2.4	BIOS-Setup im Überblick	
		2.5	Hardware-Monitoring	
	3	Grund	legender BIOS-Setup	101
		3.1	BIOS-Setup Aufruf und die wichtigen Tasten	
		3.2	Standard-CMOS-Setup	
		3.3	Date und Time	
		3.4	Diskettenlantwerke	

		3.5	Onboard-Controller	107
		3.6	Floppy-Optionen	
		3.6.1	Boot Up Floppy Seek	
		3.6.2	Swap Floppy Drive	
		3.7	Boot Sequence	
		3.8	Hard Disks – Festplatten und ATAPI-Geräte	
		3.8.1	Kapazitätsbeschränkungen bei IDE-Festplatten	
		3.8.2	Die Controllereinstellung	
		3.9	Video	
		3.10	Halt On	121
		3.11	Memory und andere Optionen	122
		3.12	Speichern und Beenden des BIOS-Setup	
Teil 2	Mai	nboai	rd-Troubleshooting	127
	_4	Grunds	sätzliche Systemfehler aufdecken	. 129
		4.1	Neu und schon defekt?	129
		4.2	Safety first – Vorsicht Spannung!	
		4.3	Anschlussfehler identifizieren	
		4.4	Wackelkarten im PC	
		4.5	Interne PC-Fehler lokalisieren und beseitigen	
		4.6	Das Netzteil	
		4.6.1	Der Netzteilschalter	
		4.6.2	Netzteil-Reparatur	
	_5	CPUs l	konfigurieren	155
		5.1	Überprüfung des Prozessors und seines Umfeldes	155
		5.1.1	Richtig eingesetzt und befestigt	
		5.1.2	Die optimale Kühlung	163
		5.2	CPU-Einstellungen mit Jumpern	. 173
		5.2.1	Pentium- und Performance-Rating	181
		5.3	Spannungseinstellungen	182
		5.4	Den richtigen CPU-Takt festlegen	186
		5.5	BIOS-Setup-Optionen für die CPU	. 191
		5.5.1	Turbo Frequency – Takterhöhung	
		5.5.2	External Clock oder CPU Clock Frequency - CPU-Frequenz .	
		5.5.3	K7 CLK-CTL Select: Default/Optimal – Systemtakt	
		5.5.4	Multiplier Factor oder CPU Clock Ratio – Taktfaktor	
		5.5.5	AGPCLK/CPUCLK – AGP- zu CPU-Taktverhältnis	
		5.5.6	Spread Spectrum, Clock Spread Spectrum – Taktoption	
		5.5.7	Speed Error Halt – Stopp bei falscher Einstellung	
	6	5.5.8	CPU Power Supply oder CPU-Voltage – CPU-Spannung	
	6	•	ereinstellungen	
		6.1	Speichermodule	
		6.1.1	SIP-ModuleStandard-SIM-Module	199 200
		01/	STATION OF STATISTICS OF STATES	/()

	6.1.3	PS/2-SIM-Module	
	6.1.4	DIM-Module	201
	6.1.5	DDR-DIM-Module	204
	6.1.6	RIM-Module	205
	6.1.7	Automatische Speicherdetektierung und -konfiguration	207
	6.2	BIOS-Setup-Parameter für den Speicher	
	6.2.1	Refresh – Speicherauffrischung	
	6.2.2	Adressierung und Modi	
	6.2.3	Burst-Modus	
	6.2.4	Wait States - Wartezyklen	
	6.2.5	Speicherfehler erkennen – Parity und ECC	
	6.2.6	SDRAM-Optionen	
	6.2.7	DDR-SDRAM-Optionen	
	6.2.8	RAMBus-Optionen	
	6.2.9	Allgemeine Speicheroptionen	
	6.3	Der Cache-Speicher	
	6.3.1	Cache-Realisierungen und -Einstellungen	
	6.4	Speicherfehler lokalisieren und beseitigen	
7	Bussys	teme, Plug&Play und Onboard Devices	. 239
	7.1	ISA-Bus-Einstellungen	. 239
	7.1.1	I/O Recovery Time	
	7.1.2	ISA Bus Clock	
	7.2	PCI-Buseinstellungen	
	7.2.1	PCI-Slot IDE 2nd Channel	
	7.2.2	PCI Bursting	
	7.2.3	PCI Buffer und CPU Buffer	
	7.2.4	Peer Concurrency und PCI Streaming	
	7.2.5	Passive Release	
	7.3	Accelerated Graphics Port	
	7.3.1	AGP-Modi	
	7.3.2	AGP-Einstellungen	
	7.4	Die verschiedenen Takte im Zusammenspiel	
	7.5	Plug&Play-Setup	
	7.5.1	PCI CONFIGURATION SETUP	. 233
	7.5.1 7.5.2		
		PNP/PCI Configuration	
	7.5.3	Plug&Play-Boot-Optionen und IRQ-Steuerung	
	7.5.4	Extended System CMOS DataRAM – ESCD	
	7.5.5	Optionen	
	7.6	PC-Ressourcen	
	7.6.1	Speicherbereich	
	7.6.2	Ein/Ausgabe-Bereich	
	7.6.3	DMA-Kanäle	
	7.6.4	Interrupt-Kanäle	
	7.6.5	PCI-Interrupts	
	7.6.6	APIC-Modus	
	7 . 7	Onboard Devices, Integrated Peripherals	
	7.7.1	Parallel-Port	
	772	Serielle Schnittstellen – Serial Ports	297

	7.7 7.7 7.7	7.4	IR-Controller USB-Controller Optionale Onboard-Einheiten	299
Teil 3	_		konfigurieren	
	_8 Di	skette	nlaufwerke und Flash-Drives	311
	8.1		Der richtige Anschluss	
	8.2		LS120- und ZIP-Laufwerke	
	8.2	2.1	ZIP-Laufwerk am Parallel-Port	319
	8.3	3	Flash-Drives	. 325
	_9 Di	e Fest	platten-Praxis	331
	9.1	1	Betriebsarten	332
	9.2	2 1	Ultra-DMA	333
	9.3	3	IDE-BIOS-Einstellungen und Treiber	338
	9.3		IDE-Optionen	
	9.4		Pflege und Einrichtung	
	9.4		Datensicherung	
	9.4 9.4		Festplattenpflege	
	9.4 9.4		Fehlerbehebung und Kühlung Die Einrichtung der Festplatte	
			•	
			kskontrolle – CD- und DVD-Laufwerke	
	10		Konfigurierung und Anschluss	
	10		DVD-Laufwerke und Brenner	
	10		Fehlerbehebung	
			Lesefehler beseitigen Mechanische Fehler	
			Laufwerke außer Kontrolle	
			Typische Writer-Probleme	
			71	
Teil 4	Optim	ieru	ng und Fehlerbehebung	377
	_11 Fe	atures	Setup und SCSI	379
	11	.1	Virus Warning	379
	11	.2	Gate A20 Option	380
	11		Keyboard Features	
			Boot Up Num Lock Status	
	11		Security Option	
	11		Event Log Configuration	
	11		SCSI – Small Computer System Interface	
			Zur Orientierung – SCSI-Standards	
			Grundsätzliche Konfiguration	
	11.	.6.3	BIOS-Einstellungen	394

12	Power	Management	403
	12.1	Einfache Stromsparfunktionen	405
	12.2	Advanced Power Management	
	12.3	Advanced Configuration and	
	12.5	Power Management Interface	412
	12.4	BIOS-Optionen für den Power-Management-Setup	
	12.5	Die Stromsparmodi der Monitore	
	12.5.1	Monitor Plug&Play	
	12.3.1	Notebook-Besonderheiten	428 420
13	CMOS	S-RAM- und BIOS-Update	437
	13.1	CMOS-RAM-Bausteine und Akkus	445
	13.2	Löschen des Passworts und des	
		kompletten CMOS-RAMs	448
	13.2.1	Löschen des Passworts	449
	13.2.2	Löschen des kompletten CMOS-RAM-Inhalts	
	13.3	BIOS-Speicherchips	452
	13.4	Shadow-RAM für das BIOS	457
	13.5	BIOS-Identifizierung	
	13.5.1	Award-BIOS	
	13.5.2	AMI-BIOS	
	13.6	System-BIOS-Update	
	13.6.1	Die Programmierung	
	13.6.2	Festhalten der aktuellen BIOS-Setup-Einstellungen	
	13.6.3	Desktop Management Interface	
	13.6.4	Durchführung des Updates	
	13.6.5	Der Neustart	
	13.6.6	BIOS-Update bei Mainboards mit Firmware-Hub	
	13.6.7	Recovery-Modus	486
	13.6.8	BIOS-Rettung für Unerschrockene	489
	13.7	Andere BIOS-Chips aktualisieren	490
14	Das Gi	rafiksystem	497
	14.1	Kein Bild	
	14.2	Die richtige Verbindung	
	14.2.1	VGA-Anschluss	
	14.2.2	BNC-Anschluss BNC-Anschluss	
	14.2.3	DVI und TV-Out	
	14.3	Die passende Grafikeinstellung	
	14.3.1	Bildflackern?	
	14.3.1	Flachbildschirm-Einstellungen	
	14.3.2	Grafik-Troubleshooting	

Teil 5	PC-	Diagn	ose und -Analyse	523
	15	Fehlerr 15.1 15.2 15.3 15.3.1 15.3.2 15.3.3	neldungen analysieren Direkte BIOS-Fehlermeldungen Beep-Fehlermeldungen POST-Codes AMI-BIOS-Versionen Incorporated Award-BIOS-Versionen Phoenix-BIOS-Versionen	. 525 . 535 . 539 541 557
	16	POST-	Code-Testkarten	. 569
		16.1 16.2 16.2.1 16.2.2 16.2.3 16.2.4 16.2.5 16.3 16.4.1 16.4.2 16.4.3	Adressen für den Empfang von POST-Codes ISA-POST-Code-Karte Schaltungsbeschreibung Bustaktsignal Step-Modus Externe Anzeige Zusammenbau der Karte ISA-Testkarte mit Mikrocontroller und LCD-Anzeige. POST-Code-Karten für den PCI-Bus PCI-Bus-Interface Schaltungstechnik für die PCI-POST-Code-Karte Hex-Decoder mit PALs	. 570 572 578 580 581 582 . 586 . 588 588
Teil 6		17.1 17.1.1 17.1.2 17.1.3 17.2 17.2.1 17.2.2	e-Karten	. 605 607 611 613 . 616 618
	A CD-ROM zum Buch			. 623
	В	Fehlers	suchbäume	. 625
		B.3 B.4 B.5 B.6 B.7 B.8 B.9	Netzteil Mainboard Maus Diskettenlaufkwerk IDE-Festplatte SCSI CD-ROM-Laufwerk ZIP-Laufwerk Grafiksystem ortverzeichnis	. 628 . 630 . 632 . 634 . 636 . 640
		JULIIW	01 t v C1 ZC1C111113	. 073